Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP2005/018015

International filing date: 29 September 2005 (29.09.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP

Number: 2004-286412

Filing date: 30 September 2004 (30.09.2004)

Date of receipt at the International Bureau: 17 November 2005 (17.11.2005)

Remark: Priority document submitted or transmitted to the International Bureau in

compliance with Rule 17.1(a) or (b)



日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application:

2004年 9月30日

出 願 番 号

Application Number:

特願2004-286412

パリ条約による外国への出願 に用いる優先権の主張の基礎 となる出願の国コードと出願 番号

The country code and number of your priority application, to be used for filing abroad under the Paris Convention, is

JP2004-286412

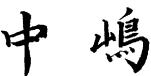
出 願 人

日本電信電話株式会社

Applicant(s):

2005年11月 2日

特許庁長官 Commissioner, Japan Patent Office





【書類名】 特許願 【整理番号】 NTTH165957 【提出日】 平成16年 9月30日 【あて先】 特許庁長官殿 【国際特許分類】 H04N 7/32 【発明者】 東京都千代田区大手町二丁目3番1号 日本電信電話株式会社内 【住所又は居所】 【氏名】 高村 誠之 【発明者】 【住所又は居所】 東京都千代田区大手町二丁目3番1号 日本電信電話株式会社内 【氏名】 八島 由幸 【特許出願人】 【識別番号】 000004226 【氏名又は名称】 日本電信電話株式会社 【代理人】 【識別番号】 100087848 【弁理士】 【氏名又は名称】 小笠原 吉義 【電話番号】 03-3807-1151 【選任した代理人】 【識別番号】 100074848 【弁理士】 【氏名又は名称】 森田 寛 【選任した代理人】 【識別番号】 100095072 【弁理士】 【氏名又は名称】 岡田 光由 【手数料の表示】 【予納台帳番号】 012586 【納付金額】 16,000円 【提出物件の目録】 【物件名】 特許請求の範囲 明細書 【物件名】 【物件名】 図面 1 【物件名】 要約書 【包括委任状番号】 0005321

【書類名】特許請求の範囲

【請求項1】

原信号に一致する復号が可能なビデオ符号化を行う可逆ビデオ符号化方法であって、

あらかじめ定められた非可逆のビデオ符号化方式に準拠し、画像信号の各ブロック毎に 原信号からフレーム内符号化における空間予測またはフレーム間符号化における時間予測 による予測信号を差し引いた残差信号を入力するステップと、

前記非可逆のビデオ符号化方式に基づき、前記残差信号に対し直交変換を施して得られる変換係数およびそれを量子化した量子化係数を求めるステップと、

前記量子化係数,量子化時に用いた量子化パラメータおよび量子化方法から定まる変換係数の存在空間を特定するステップと,

前記変換係数の存在空間内のある格子点が残差信号の直交変換の結果として妥当である かどうかを判断する妥当性判断のステップと,

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを所定の格子点の順番で探索し列挙するステップと、

列 挙された格子点に、列 挙順に通し番号を割り当てるステップと、

前記残差信号の変換係数に一致する格子点の通し番号を符号化し出力するステップとを 有する

ことを特徴とする段階的可逆ビデオ符号化方法。

【請求項2】

請求項1に記載の段階的可逆ビデオ符号化方法において、

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを列挙するステップでは、変換係数間の整数的値関係を用いることにより、前記空間内で変換係数がとり得ない点については、残差信号の直交変換の結果として妥当であるかどうかの判断処理を省略する

ことを特徴とする段階的可逆ビデオ符号化方法。

【請求項3】

請求項1または請求項2に記載の段階的可逆ビデオ符号化方法において、

特定のいくつかの変換係数について、該係数と既に出力済みの係数との整数的値関係を利用し、該係数がとり得ない値を除いた情報を出力することで、該係数を出力することに 代替するステップを有し、

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを列挙するステップでは、前記あらかじめ出力された変換係数を用い、次元の縮小した存在空間内で格子点を列挙する

ことを特徴とする段階的可逆ビデオ符号化方法。

【請求項4】

請求項1から請求項3までのいずれか1項に記載の段階的可逆ビデオ符号化方法において,

前記妥当性判断のステップでは、ビット演算および整数加減算のみを用いて妥当性を判断する

ことを特徴とする段階的可逆ビデオ符号化方法。

【請求項5】

請求項1から請求項4までのいずれか1項に記載の段階的可逆ビデオ符号化方法において,

残差信号の存在範囲と変換係数の存在範囲の交わりが凸多面体となることを用いて、判断対象となる前記格子点が前記凸多面体の外部に存在する場合に前記妥当性判断を途中で中止する

ことを特徴とする段階的可逆ビデオ符号化方法。

【請求項6】

請求項1から請求項3までのいずれか1項に記載の段階的可逆ビデオ符号化方法において,

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを列挙するステップを実行せずに符号量の見積もりを行うステップを有する

ことを特徴とする段階的可逆ビデオ符号化方法。

【請求項7】

請求項1から請求項5までのいずれか1項に記載の段階的可逆ビデオ符号化方法により符号化された符号化ストリームを復号する復号方法であって,

前記あらかじめ定められた非可逆のビデオ符号化方式に対応する復号方式を実行するステップと,

量子化バラメータ、量子化係数および符号化側の量子化方法、ならびに既に復号された係数がある場合にはその係数から定まる変換係数の存在空間を特定するステップと、

復号すべき係数を復号するステップと,

前記変換係数の存在空間内のある格子点が残差信号の直交変換の結果として妥当である かどうかを判断する妥当性判断のステップと,

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを、符号化時における格子点の探索の順番と同じ順番で探索し列挙するステップと、

通し番号を復号するステップと,

前記列挙された格子点の中で、前記復号された通し番号に等しい順番の格子点を出力するステップとを有する

ことを特徴とする段階的可逆ビデオ復号方法。

【請求項8】

原信号に一致する復号が可能なビデオ符号化を行う可逆ビデオ符号化装置であって、

あらかじめ定められた非可逆のビデオ符号化方式に準拠し、画像信号の各ブロック毎に原信号からフレーム内符号化における空間予測またはフレーム間符号化における時間予測による予測信号を差し引いた残差信号を入力する手段と、

前記非可逆のビデオ符号化方式に基づき、前記残差信号に対し直交変換を施して得られる変換係数およびそれを量子化した量子化係数を求める手段と、

前記量子化係数,量子化時に用いた量子化パラメータおよび量子化方法から定まる変換係数の存在空間を特定する存在空間決定手段と,

前記変換係数の存在空間内のある格子点が残差信号の直交変換の結果として妥当である かどうかを判断する妥当性判断手段と、

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを所定の格子点の順番で探索し列挙する手段と、

列挙された格子点に,列挙順に通し番号を割り当てる手段と,

前記残差信号の変換係数に一致する格子点の通し番号を符号化し出力する手段とを備える

ことを特徴とする段階的可逆ビデオ符号化装置。

【請求項9】

請求項8に記載の段階的可逆ビデオ符号化装置により符号化された符号化ストリームを 復号する復号装置であって、

前記あらかじめ定められた非可逆のビデオ符号化方式に対応する復号方式を実行する手段と,

量子化パラメータ、量子化係数および符号化側の量子化方法、ならびに既に復号された係数がある場合にはその係数から定まる変換係数の存在空間を特定する存在空間決定手段と、

復号すべき係数を復号する係数復号手段と,

前記変換係数の存在空間内のある格子点が残差信号の直交変換の結果として妥当である

かどうかを判断する妥当性判断手段と,

前記変換係数の存在空間内の格子点のうち前記判断が妥当であるものを、符号化時における格子点の探索の順番と同じ順番で探索し列挙する手段と、

通し番号を復号する通し番号復号手段と,

前記列挙された格子点の中で、前記復号された通し番号に等しい順番の格子点を出力する出力手段とを備える

ことを特徴とする段階的可逆ビデオ復号装置。

【請求項10】

請求項1から請求項6までのいずれか1項に記載の段階的可逆ビデオ符号化方法をコンピュータに実行させるための段階的可逆ビデオ符号化プログラム。

【請求項11】

請求項7に記載の段階的可逆ビデオ復号方法をコンピュータに実行させるための段階的可逆ビデオ復号プログラム。

【請求項12】

請求項1から請求項6までのいずれか1項に記載の段階的可逆ビデオ符号化方法をコンピュータに実行させるためのプログラムをコンピュータ読み取り可能な記録媒体に記録したことを特徴とする段階的可逆ビデオ符号化プログラムの記録媒体。

【請求項13】

請求項7に記載の段階的可逆ビデオ復号方法をコンピュータに実行させるためのプログラムをコンピュータ読み取り可能な記録媒体に記録したことを特徴とする段階的可逆ビデオ復号プログラムの記録媒体。

【書類名】明細書

【発明の名称】段階的可逆ビデオ符号化方法,段階的可逆ビデオ復号方法,段階的可逆ビデオ符号化装置,段階的可逆ビデオ復号装置,これらのプログラムおよびそのプログラムの記録媒体

【技術分野】

$[0\ 0\ 0\ 1]$

本発明は高能率ビデオ符号化/復号技術に関し、特に、基本部分として伝送される符号はH.264標準と互換性を保ちながら、付加部分の符号量をできるだけ低く抑えつつ、原信号に一致する可逆な復号を可能とする段階的可逆ビデオ符号化/復号技術に関する。

【背景技術】

[00002]

従来の可逆あるいは段階的ビデオ符号化方式には以下のようなものがある。Motion JPEG2000標準(非特許文献1参照)の可逆モードやJPEG-LS(非特許文献2参照)は、静止画ベースであるためフレーム内に閉じた符号化を行う。

[0003]

H. 264標準(非特許文献3参照)の第二版"Fidelity Range Extension(FRExt)"は、フレーム内・フレーム間予測残差信号を(直交変換・量子化せず)そのまま伝送する

[0004]

非可逆な符号化方式と組み合わせた段階的符号化方式としては、復号画像と原画像の差分を符号化するもの(非特許文献 4 参照)がある。これは基本情報にMPEG-2を用いているが、他の方式であっても適用は可能である。

[0005]

また、MPEG-4標準(非特許文献5参照)の Fine Granularity Scalable (FGS) Profile 方式のように、DCT (離散コサイン変換)を施し整数化したものに対し、ビットプレーン展開し逐次伝送するというものがある。

【非特許文献 1】 ISO/IEC 15444-3:2002 Information technology — JPEG 2000 image coding system — Part 3:Motion JPEG 2000

【非特許文献 2】 ISO/IEC 14495-1:1999 Information technology — Lossless and near-lossless coding of continuous tone still images

【非特許文献3】 ISO/IEC 14496-10:2003 Information technology— Coding of audio-visual objects — Part 10:Advanced Video Coding

【非特許文献 4 】中嶋,八島,小林: "MPEG-2符号化パラメータに基づく階層的ロスレス符号化の検討",信学総大 D-11-49, Mar. 2000

【非特許文献 5】 ISO/IEC 14496-2:2003 Information technology — Coding of audio-visual objects—Part 2:Visual

【発明の開示】

【発明が解決しようとする課題】

$[0\ 0\ 0\ 6]$

上記JPEG2000(非特許文献 1 参照)は、段階的伝送が可能であるが、フレーム内符号化をするため、ビデオ特有のフレーム間相関を用いた高能率符号化はできないという問題がある。また、上記JPEG-LS(非特許文献 2 参照)は、JPEG2000よりも効率は高いが、やはりフレーム内に閉じた符号化であり効率に限界があるほか、段階的伝送ができないという問題がある。

[0007]

H. 264標準(非特許文献3参照)の第二版"Fidelity Range Extension(FRExt)"は、段階的伝送ができないという問題がある。

[0008]

また、上記非特許文献4に記載された技術は、直交変換空間内での残差ではなく、原信号空間での残差を符号化対象とするため、元来原信号が存在しないはずの空間までも考慮

した符号化をせざるをえず、圧縮効率に限界がある。

[0009]

MPEG-4標準(非特許文献5参照)の Fine Granularity Scalable (FGS) Profile 方式は,

- ・ 実数変換である D C T 後,係数 が整数化されるため,いくら付加情報を多く使っても可逆にはできないという問題,
- ・後述の式(6)のように変換後の係数が伸張されるH.264標準方式においてそのまま適用すると、伸張分がそのまま符号量の無駄につながってしまうという問題、などがあった。

$[0\ 0\ 1\ 0\]$

このようにフレーム間予測を行うことでビデオ符号化効率を高め、スケーラビリティを 有し、かつ基本情報がH.264標準互換である方式は提案されていなかった。

$[0\ 0\ 1\ 1\]$

本発明は、上に述べたような問題に鑑みて、基本部分として伝送される符号はH. 264標準と互換性を保ちながら、付加部分の符号量をできるだけ低く抑えつつ、可逆な復号を可能とすることを目的とする。

【課題を解決するための手段】

[0012]

上記課題を解決するため,第1の本発明に係る段階的可逆ビデオ符号化方式は,H. 264標準準拠のビットストリームを生成する手段と,これに加えて画像信号の各ブロックの符号化において,フレーム内符号化における空間予測またはフレーム間符号化における時間予測による「予測信号」を入力する手段と,原信号から予測信号を差し引いた「残差信号」を入力する手段と,H. 264標準方式に基づき残差信号に対し直交変換を施して得られる「変換係数」およびそれを量子化した「量子化係数」を求める手段と,量子化係数」を求める手段と,量子化係数」を求める手段と,量子化係数」を求める手段と,量子化係数」を求める手段と,量子化係数」を求める手段と,量子化系数,量子化バラメータおよび量子化方法から定まる「変換係数の存在空間」を特定する手段と,該空間中のある格子点が残差信号の直交変換の結果として妥当であるかどうかを判断する「妥当性判断手段」と,該空間内の格子点のうち上記判断が妥当であるものを列挙する「列挙手段」と,列挙された格子点に,列挙順に0から始まる「通し番号」を割り当てる手段と,列挙された格子点の中で,残差信号の変換係数に一致する格子点の通し番号を得る手段と,得られた通し番号を符号化する手段とを備えることを特徴とする。

$[0\ 0\ 1\ 3]$

第2の本発明は、第1の本発明において、格子点を列挙する際に、変換係数間の整数的 値関係を用いることにより、空間内で変換係数がとりえない点については妥当の判断処理 を省略する手段を備えることを特徴とする。

$[0\ 0\ 1\ 4\]$

第3の本発明は、第1または第2の本発明において、特定のいくつかの変換係数について、該係数と既に伝送済みの係数(もしあれば)との整数的値関係を利用し、該係数がとりえない値を除いた情報を伝送することで、該係数を伝送することに代替する手段と、こうして予め伝送された変換係数を用い、次元の縮小した存在空間内で格子点を列挙する手段とを備えることを特徴とする。

$[0\ 0\ 1\ 5]$

第4の本発明は、第1~第3の本発明において、前記妥当性判断をビット演算・整数加減算のみで等価に実現する手段を備えることを特徴とする。

$[0\ 0\ 1\ 6]$

第5の本発明は、第1~第4の本発明において、残差信号の存在範囲と変換係数の存在 範囲の交わりが凸多面体となることを用いて上記「妥当性判断」を途中で中止する手段を 備えることを特徴とする。

$[0\ 0\ 1\ 7\]$

第6の本発明は、第1~第3の本発明において、上記列挙手段による格子点の列挙を実行せず符号量の見積もりを行う手段を備えることを特徴とする。

[0018]

第7の本発明は,第1~第5の本発明による段階的可逆ビデオ符号化方式に対応する復号方式であって,H. 264標準復号方式を実行する手段と,量子化パラメータ,量子化係数,符号化側の量子化方法,および既に復元された係数(もしあれば)から定まる変換係数の存在空間を特定する手段と,復号すべき係数を復号する手段と,第1~第3の本発明と同様な列挙手段および妥当性判断手段と,通し番号を復号する手段と,列挙された順が通し番号に等しい格子点を出力する手段とを備えることを特徴とする。

 $[0\ 0\ 1\ 9\]$

以上の段階的可逆ビデオ符号化および復号の処理は、コンピュータとソフトウェアプログラムとによって実現することもでき、そのプログラムをコンピュータ読み取り可能な記録媒体に記録して提供することも、ネットワークを通して提供することも可能である。

【発明の効果】

[0020]

本発明によれば、基本部分として伝送される符号はH. 264標準の符号化と互換性を保ちながら、付加部分の符号量をできるだけ低く抑えつつ、原信号に一致する可逆な復号を可能とすることができる。

[0021]

また、本発明によれば、処理を数兆倍に高速化して上記の処理を実行することができる。また、実際の符号化を行わずに、符号量の推定を行うことができ、結果として符号量を減らす予測モードの選択を高速に行うことができる。

【発明を実施するための最良の形態】

[0022]

本発明の説明の前提として、H. 264方式の直交変換について説明する。

(H. 264方式の直交変換)

H. 264標準においては、フレーム内あるいはフレーム間で画素値を予測した後、縦横4画素ずつの小ブロック毎に、残差の直交変換・係数の量子化を行う。

[0023]

原信号の小ブロックを4×4行列Uで、フレーム内あるいはフレーム間で該ブロックを 予測した信号を同じく4×4行列Yで表す。そして予測残差信号(4×4行列R)を

 $R = U - Y \tag{1}$

とする。これらはいずれも、要素がすべて整数である。ここでは残差信号の各要素を

[0024]

【数 1 】

$$R = \begin{bmatrix} a & b & c & d \\ e & f & g & h \\ i & j & k & l \\ m & n & o & p \end{bmatrix}$$
 (2)

のように表記することとする。

[0025]

これに次のような直交変換を施す。

[0026]

 $X = T R T^{\dagger}$ (3)

ここで

[0027]

$$T = \begin{bmatrix} 1 & 1 & 1 & 1 \\ 2 & 1 & -1 & -2 \\ 1 & -1 & -1 & 1 \\ 1 & -2 & 2 & -1 \end{bmatrix}$$
 (4)

である。また, $T^{\, t}$ は行列Tの転置行列を表す。

[0028]

さらに, Xの各要素を

[0029]

【数3】

$$X = \begin{bmatrix} A & B & C & D \\ E & F & G & H \\ I & J & K & L \\ M & N & O & P \end{bmatrix}$$
 (5)

とする。

[0030]

ここでTは直交変換ではあるが正規直交変換ではないことに注意する。正規直交変換の行列式は常に1であるが、Tの行列式(detT)は40であるので、任意の16次元領域の体積はTによる写像後40倍になる。式(3)はTによりRの4行および4列に変換を施すため、変換後の係数Xは、変換前(残差信号R)に比べ

 $4 \ 0^{4+4} = 6.553.600.000.000$ (6)

に引き伸ばされた,極めて疎な空間内に写像される。H. 264における直交変換係数は整数となるが,係数空間の格子点は,ほとんどが残差信号として不適(つまり後の式(8)により逆変換しても整数値が得られない)であるということになる。仮に係数空間の格子点をすべて対象とし,原信号に対応する格子点を符号化すると,上記の数の2を底とする対数を画素数(4 \times 4=16)で除した

 $[0\ 0\ 3\ 1]$

H. 264方式では、前述のように大きく拡大されたXの各要素を、粗く(比較的広い幅で)量子化することにより、この拡大分を補償している。

[0032]

もし量子化がなければ, 逆変換

$$R = T^{-1}X (T^{t})^{-1}$$

(8)

により残差信号は完全に元に戻り、

 $U = R + Y \tag{9}$

により原画素値の 4×4 行列 U が再現できるところであるが、実際のH. 264 符号化においては量子化を施された係数が復号側で逆量子化されると、一般に、元の値には近いが完全に同じではない値が復元されることになる。こうしてX は伝送後、異なる値X (\ne X)となり、これを式(8)により逆変換しても

 $R \neq R' = T^{-1}X' (T^{t})^{-1}$

となる。復号側ではYは符号化側と同一のものを持つことができるが、Rが再現できない

ため原画素値U=R+Yも再現できない。

[0033]

したがってUを完全再現するためには、Xの量子化で失われた情報を補うような付加情報を、別途伝送する必要がある。

 $[0\ 0\ 3\ 4\]$

[第1の発明]

第1の発明に係る段階的可逆ビデオ符号化方法は,この量子化で失われた情報を,以下のように効率よく符号化する。

[0035]

例えば、式(5)における係数Aの値は量子化され伝送されるため、復号側では量子化前のAの値は正確にはわからない。ここでは符号化側の量子化方法は既知としており、Aがとり得る範囲はわかる。すなわち、H.~2~6~4~VフトウェアJM(参考文献: http://bs.hhi.de/~suehring/tml/、"JM Reference Software version 8.4"、Jul~2004)の量子化方法を例にとると、

[0036]

復号側では量子化パラメータや符号化モードおよび量子化方法を知ることができるので、符号化側と共通の level $_A$, $_{\tt qpconst}$, $_{\tt qbits}$ を持つことができる。 level $_{\tt A}$ の値からまず

を求める。ここで"<<"は左ビットシフト演算子,"/"は小数点以下を切捨てる整数除算である。ついで上下限 A_{min} , A_{max} が以下のように求められる。

[0037]

【数4】

$$A_{\min} = \begin{cases} -\text{mmax} & (\text{level}_A < 0 \text{ のとき}) \\ -\text{mmax} & (\text{level}_A = 0 \text{ のとき}) \\ \text{mmin} & (\text{level}_A > 0 \text{ のとき}) \end{cases}$$

$$A_{\max} = \begin{cases} -\text{mmin} & (\text{level}_A < 0 \text{ のとき}) \\ \text{mmax} & (\text{level}_A = 0 \text{ のとき}) \\ \text{mmax} & (\text{level}_A > 0 \text{ のとき}) \end{cases}$$

$$(12)$$

こうして、量子化前の係数がとり得る上下限値

下限値 A_{min} , B_{min} , C_{min} , ... , P_{min} (13) 上限値 A_{max} , B_{max} , C_{max} , ... , P_{max}

を得ることができる。これらの数値範囲が第1の発明の「変換係数の存在空間」に相当する。

[0038]

この上下限を元に、下記のアルゴリズム1のような16重ループ(第1の発明の「列挙

手段」に相当)を回すことにより、直交変換後の空間において妥当なものをもれなくすべて列挙することができる。ここで、以下の処理が第1の発明の「妥当性判断」に相当する

- 「Rの全要素が整数である」
- · 「Uの全要素が8bit整数の範囲 [0~255] におさまっている」

上記の妥当性判断の結果,列挙された格子点の総数はcases,残差信号の直交変換係数に一致する格子点の「通し番号」は indexとして与えられる。

```
[0039]
(アルゴリズム1)
     index← O
1.
2.
      cases← O
          A \leftarrow A_{min}
                           to Amax
3.
      f o r
          B \leftarrow B_{min}
      for
                           to B<sub>max</sub>
      for C \leftarrow C_{min}
5.
                           to C<sub>max</sub>
      for D \leftarrow D_{min}
6.
                           to D<sub>max</sub>
            E \leftarrow E_{min}
7.
                           to Emax
      f o r
            F \leftarrow F_{min}
8.
                              F_{max}
      f o r
                           t o
9.
            G \leftarrow G_{\min}
                           t 0
      f o r
                               G_{max}
            H \leftarrow H_{\text{min}}
10.
      f o r
                           t o
                              H_{max}
11.
      f o r
           I \leftarrow I_{min}
                           t o
                               I max
12.
           J \leftarrow J_{min}
      f o r
                           t o
                                J_{max}
           K \leftarrow K_{min}
13.
      f o r
                           to K<sub>max</sub>
14.
      f o r
            L \leftarrow L_{min}
                           t o
                               Lmax
            M \leftarrow M_{min}
15.
      f o r
                               M_{\,\mathrm{m\,a\,X}}
                           t o
            N \leftarrow N_{min}
16.
      f o r
                           t o
                                N_{\text{max}}
17.
            O \leftarrow O_{min}
                              O max
      f o r
                           t o
18.
            P \leftarrow P_{min}
      f o r
                               P_{max}
                           t o
19.
      begin
       R \leftarrow T^{-1}X (T^{\dagger})^{-1} (* \vec{\pi} (8) *)
20.
21.
            Rの全要素が整数である
22.
                (*A~Pが整数信号の直交変換の結果として妥当*)
23.
            U←R+Y(*式(9)*)
24.
              if Uの全要素が8bit整数の範囲 [0~255] におさまっている
25.
                         (*A~Pが残差信号の直交変換の結果として妥当*)
26.
                        Xが原変換係数に一致する
27.
                      then index ← cases
28.
                   endif
29.
                   cases ← cases + 1
30.
              endif
31.
       endif
32.
       e n d
33.
      cases分の情報量を用いてindex を符号化
```

[第2の発明]:変換係数間の整数的値関係を利用した高速化

第1の発明では、16重のループをそれぞれ1間隔で回すため、総ループ回数は非常に多くなる。しかし、第2の発明では、直交変換係数間に存在する整数的関係を用いることで、符号化効率は同じままで、ループ回数を大幅に削減することができる。

[0040]

まず 4×4 行列 R を,上の行から下の行へ順に並べなおした1 6 次元の行ベクトル \uparrow x により

```
\uparrow x = [a, b, c, d, e, f, g, h, i, j, k, l, m, n, o, p]
```

(15)のように表現することとする。 $[0\ 0\ 4\ 1]$ 式(3)をこの16次元ベクトルを用いて書き換えると、 $A = \uparrow t_A \uparrow x^{\dagger}$ $B = \uparrow t_B \uparrow x^t$. . . $P = \uparrow t_P \uparrow x^{\dagger}$ のように書くことができる。 ここで \uparrow t_A = [1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1] ↑ $t_R = [2, 1, -1, -2, 2, 1, -1, -2, 2, 1, -1, -2, 2, 1, -1, -2]$ \uparrow t $_{D}$ = [1, -2, 2, -1, 1, -2, 2, -1, 1, -2, 2, -1, 1, -2, 2, -1] $\uparrow \ t_{F} = [2, 2, 2, 2, 1, 1, 1, 1, -1, -1, -1, -1, -2, -2, -2, -2]$ \uparrow t_F = [4, 2, -2, -4, 2, 1, -1, -2, -2, -1, 1, 2, -4, -2, 2, 4] \uparrow t_C = [2, -2, -2, 2, 1, -1, -1, 1, -1, 1, 1, -1, -2, 2, 2, -2] \uparrow t $_{\rm H}$ = [2, -4, 4, -2, 1, -2, 2, -1, -1, 2, -2, 1, -2, 4, -4, 2] \uparrow t $_{1}$ = [2, 1, -1, -2, -2, -1, 1, 2, -2, -1, 1, 2, 2, 1, -1, -2] $\uparrow t_K = [1, -1, -1, 1, -1, 1, 1, -1, -1, 1, 1, -1, 1, -1, 1]$ \uparrow t_L = [1, -2, 2, -1, -1, 2, -2, 1, -1, 2, -2, 1, 1, -2, 2, -1] \uparrow t_M = [1, 1, 1, 1, -2, -2, -2, -2, 2, 2, 2, -1, -1, -1, -1] \uparrow t_N = [2, 1, -1, -2, -4, -2, 2, 4, 4, 2, -2, -4, -2, -1, 1, 2] \uparrow t₀ = [1, -1, -1, 1, -2, 2, 2, -2, 2, -2, -2, 2, -1, 1, 1, -1] \uparrow t p = [1, -2, 2, -1, -2, 4, -4, 2, 2, -4, 4, -2, -1, 2, -2, 1] である。 [0042]ここで↑tΑ +↑t。 を計算すると \uparrow t_A + \uparrow t_C = [2,0,0,2,2,0,0,2,2,0,0,2,2,0,0,2] $= 2 \quad [1, 0, 0, 1, 1, 0, 0, 1, 1, 0, 0, 1, 1, 0, 0, 1]$ となる。したがって、 $A + C = (\uparrow t_A + \uparrow t_C) \uparrow x^t$ $= 2 \quad [1, 0, 0, 1, 1, 0, 0, 1, 1, 0, 0, 1, 1, 0, 0, 1] \uparrow x^{t}$ であるので、任意の整数要素ベクトル↑xに対し、A+Cは常に偶数となる。 $[0\ 0\ 4\ 3]$ つまりAの値がわかっている場合、Cの下位第1ビットはAのそれと同じとわかるので ,Cの存在範囲は, $C_{min} + ((C_{min} + A) \& 1) \le C \le C_{max} - ((C_{max} + A) \& 1)$ (16)であり、この区間中に間隔2でまばらに存在していることになる。ここで '& 'はビット AND演算子である。同じ位置関係である, E & G ΙとΚ M & O も同様である。

同様に縦方向においても、A+Iも偶数であることから、Aの値がわかっている場合、Iが間隔2で存在する範囲がわかる。同じ位置関係である、 BとJ

 $[0\ 0\ 4\ 4]$

CとK DとL

も同様である。

[0045]

次に、任意の整数要素ベクトル \uparrow x に対し、B + (C >> 1) + (A >> 1) は常に偶数になる。これは、 \uparrow x の各要素を0 、1 、2 、3 と変化させたすべての場合について確認することで証明される。つまりAとCの値がわかっている場合、Bの下位第1ビットは(C >> 1) + (A >> 1) のそれと同じとわかるので、上記と同様にBの存在範囲がわかり、そこに間隔2で存在することになる。同じ位置関係、および縦に同じ位置関係である、

F & (E >> 1) + (G >> 1)

J & (I >> 1) + (K >> 1)

N & (M >> 1) + (O >> 1)

E & (A >> 1) + (I >> 1)

F & (B >> 1) + (I >> 1)

G & (C >> 1) + (K >> 1)

H & (D >> 1) + (L >> 1)

も同様である。

[0046]

次に

2. 5 (\uparrow t_A + \uparrow t_C) + 2 \uparrow t_B + \uparrow t_D = [10, 0, 0, 0, 10, 0, 0, 10, 0, 0, 10, 0, 0, 10, 0, 0]= [10, 0, 0, 0, 1, 0, 0, 0, 1, 0, 0, 0, 1, 0, 0, 0]

となるので、任意の整数要素ベクトル \uparrow x に対し、 2 B + D + 2 . 5 (A + C) は、常に 1 0 の倍数になる。

 $[0\ 0\ 4\ 7\]$

つまりA, B, Cの値がわかっている場合, Dの10を法とする剰余(D mod 10) と2.5 (A+C)+2Bのそれとの和は0か10となるので, Dの存在範囲がわかり, その中に間隔10で存在することになる。

[0048]

同じ位置関係や、縦に同じ位置関係、例えばMとA、E、Iの間にも同様の関係がある

[0049]

ここで用いた、ある整数 y を法とする剰余演算子 $m \circ d$ y は、非負整数 $x \ge 0$ に対しては C 言語などの剰余演算子 '%'と同じで

 $x \mod y = x \% y$

である。なお%演算子は、負の整数x<0に対しては、

x % y = - ((-x) % y)

のように奇関数となるが、ここで用いるmod yは、結果が負にならないよう

 $x \mod y = (x\%y) + y$ (x<0の場合)

であるとする。例えば

(-1) mod 1 0 = 9

である。

[0050]

さらに,

となる。したがって、任意の整数要素ベクトル↑xに対し、A+C+I+Kは常に4の倍数になる。

[0051]

つまりA、C、Iの値がわかっている場合、Kの4を法とする剰余と(A+C+I)の それとの和は 0 か 4 となるので、Kの存在範囲がわかり、そこに間隔 4 で存在することに なる。 [0052]さらに以下のような関係もある。 [0053] \uparrow t_B- \uparrow t_I + \uparrow t_E - \uparrow t_G = [0,4,4,0,4,4,0,-4,4,0,-4,-4,0,-4,-4,0] $= 4 \quad [0, 1, 1, 0, 1, 1, 0, -1, 1, 0, -1, -1, 0, -1, -1, 0]$ 2. 5 ($\uparrow t_A + \uparrow t_C + \uparrow t_I + \uparrow t_K$) + 2 ($\uparrow t_E + \uparrow t_G$) + $\uparrow t_M + \uparrow t_0$ $= 2 \ 0 \ [1, 0, 0, 1, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0]$ 2. 5 ($\uparrow t_A + \uparrow t_C + \uparrow t_I + \uparrow t_K$) + 2 ($\uparrow t_B + \uparrow t_I$) + $\uparrow t_D + \uparrow t_L$ 6. 25 ($\uparrow t_A + \uparrow t_C + \uparrow t_I + \uparrow t_K$) $+5 \left(\uparrow t_{B} + \uparrow t_{E} + \uparrow t_{G} + \uparrow t_{I}\right)$ $+2.5(\uparrow t_{D} + \uparrow t_{L} + \uparrow t_{M} + \uparrow t_{0})$ $+4\uparrow t_F + 2 (\uparrow t_H + \uparrow t_N) + \uparrow t_P$ つまり, 1) Aの範囲を1間隔にループ 2) Cの範囲を2間隔にループ(Aを利用) 3) Bの範囲を2間隔にループ(A, Cを利用) 4) Dの範囲を10間隔にループ(A, B, Cを利用) 5) Iの範囲を2間隔にループ(Aを利用) 6) Eの範囲を2間隔にループ(A, Iを利用) 7) Mの範囲を10間隔にループ(A, I, Eを利用) 8) Kの範囲を4間隔にループ(A, C, Iを利用) 9) Gの範囲を2間隔にループ(Eを利用) 10) Fの範囲を2間隔にループ(E, Gを利用) 11) Hの範囲を10間隔にループ(E, F, Gを利用) 1 2) J の範囲を 4 間隔にループ (B, E, Gを利用) 13) Lの範囲を20間隔にループ(A, B, C, D, I, J, Kを利用) 14) Nの範囲を10間隔にループ(B, F, Jを利用) 15) Oの範囲を20間隔にループ(A, C, E, G, I, K, Mを利用) 16) Pの範囲を100間隔にループ(A~Oを利用) のように多重ループを実行すれば、各forループを1間隔にループするのに比べ、総ル ープ同数を 1 / (2*2*10*2*2*10*4*2*2*10*4*20*10*20*100)= 1 / 4 0 9, 6 0 0, 0 0 0, 0 0 0 に削減できる。 [0054]具体的な手順はアルゴリズム 2 のようになる。ここで C^{\prime}_{min} , B^{\prime}_{min} , D^{\prime}_{min} は $f(x, y) = (-x) \mod y$ (17)を用いて例えば次のようにして求める。 [0055]

 $C'_{\min} = C_{\min} + f (C_{\min} + A, 2)$ $B'_{\min} = B_{\min} + f (B_{\min} + (A >> 1) + (C >> 1), 2)$ (18)

```
D'_{min} = D_{min} + f (D_{min} + 2B + 2.5 (A + C), 10)
                                                                     (20)
   min ~ P´ min も同様である。
  [0056]
  (アルゴリズム2)
      index← O
  2.
      cases← O
                       to A<sub>max</sub> (*ここだけは1間隔*)
  з.
      f o r
           A \leftarrow A_{min}
           C \leftarrow C
                                           2
  4.
      for
                            C max
                         t o
                                     step
                   min
  5.
           B \leftarrow B
                                           2
      f o r
                                     step
                         t o
                             B_{max}
                   min
  6.
           D \leftarrow D
                                           1 0
      f o r
                         t o
                            D_{max}
                                     step
                   min
  7.
      f o r
           I ← I ´
                                           2
                         t o
                                     step
                             I max
                   m i n
  8.
      f o r
           E \leftarrow E
                                           2
                         t o
                             E_{max}
                                     step
                   m \ i \ n
                                           1 0
  9.
      f o r
           M \leftarrow M
                             M_{max}
                         t o
                                     step
                   min
           K \leftarrow K'
  10.
                             K_{max}
                                           4
      for
                                     step
                         t o
                   min
           G \leftarrow G'
                                           2
  11.
      f o r
                             G_{max}
                                     step
                         t o
                   min
 12.
      f o r
           F \leftarrow F
                             F_{max}
                                     step
                                           2
                         t o
                   min
 13.
           H \leftarrow H'
                                           1 0
      f o r
                         t o
                             H_{max}
                                     step
                   min
 14.
      f o r
           J ← J ´
                         t o
                             J_{max}
                                     step
                                           4
                   m i n
 15.
           L \leftarrow L
                                           2 0
      f o r
                         t 0
                                     step
                             L_{max}
                   min
 16.
      f o r
           N \leftarrow N'
                         t o
                             N_{max}
                                     step
                                           1 0
                   min
 17.
      for
           () ← () ′
                                     step
                                           2 0
                         t o
                             O_{max}
                   m i n
 18.
      f o r
           P \leftarrow P'
                                           1 0 0
                             P_{max}
                                     step
                         t o
                   min
 19.
       begin
 20.
       21.
           Rの全要素が整数である
 22.
               (*A~Pが整数信号の直交変換の結果として妥当*)
 23.
           U \leftarrow R + Y (* 式 (9) *)
                 Uの全要素が8bit整数の範囲 [0 \sim 255] におさまっている
 24.
                      (*A~Pが残差信号の直交変換の結果として妥当*)
 25.
  26.
                     Xが原変換係数に一致する
 27.
                   then index ← cases
 28.
                 endif
 29.
                 cases ← cases + 1
 30.
             endif
 31.
       endif
 32.
       e n d
 33.
      cases分の情報量を用いてindex を符号化
  [第3の発明]:ループ多重度削減
  上記第1の発明および第2の発明におけるアルゴリズムは,いずれも16重ループを用
いるものであったが、第3の発明では、さらに高速化するためにループの多重度を減らす
ようにする。ここではA~Pの16係数のうち
           C D
   Α
       В
   E
    Ι
           K
   Μ
の8係数を別途伝送することでこれらのループを除くようにする。
  [0057]
  まず係数Aの伝送を考える。例えば「付加情報」として
    Z_A = A - A_{min}
を伝送すれば,復号側で
```

 $A = Z_A + A_{min}$ とすることでAを復元することができる。 [0058]なお、このときAのとり得る場合の数が $A_{\text{max}} - A_{\text{min}} + 1$ であるので、 Z_A を符号化するのに必要な情報量は、 $l \circ g_2 (A_{max} - A_{min} + 1)$ [b i t] (21)となる。これは復号側でも共有できるので、ZΑを復号することは可能である。 [0059]B~PについてもこのAのように伝送することも可能であるが、残差信号は直交変換後 の空間内で非常に疎に分布していることから、符号量が大変に無駄になる。そこで例えば Bについては、A、Cが既知の場合Bに関するループを2間隔にできたことから、 $Z_B = (B - B'_{min}) / 2$ を伝送すれば,復号側で $B = 2 Z_B + B'_{min}$ によりBを復元できる。 Z_B を符号化するのに必要な情報量は、 となる。C~Kについても同様である。したがって、 Aの値をZ_A により符号化 2) C の範囲を約 1 / 2 に狭めた Z ℓ で符号化(A を利用) 3) Bの範囲を約1/2に狭めた Z_R で符号化(A, Cを利用) 4) Dの範囲を約1/10に狭めたZ_Dで符号化(A,B,Cを利用) 5) Iの範囲を約1/2に狭めたZ_Iで符号化(Aを利用) 6) Eの範囲を約1/2に狭めた Z_E で符号化(A, I を利用) 7) Mの範囲を約1/10に狭めた Z_M で符号化(A, E, Iを利用) 8)Kの範囲を約1 $\angle 4$ に狭めた Z_K で符号化(A,C,I を利用) のような手順を実行することで、Xのうち A B C D E . . . I . K . Μ の8係数が無駄なく伝送される。このように範囲を狭められた乙、が、第3の発明の「該 係数がとりえない値を除いた情報」に相当する。 [0060]残る8係数 · F G H · J · L · N O P については、第1の発明と同様、まとめて1つの数indexで表現し伝送する。 $[0\ 0\ 6\ 1]$ これらをまとめるとアルゴリズム3に示すような手順となる。 [0062] (アルゴリズム3) 1. A, C, B, D, I, E, M, Kをこの順で符号化する 2. index \leftarrow 0 3. cases ← O step 2 min to Gmax 4. for $G \leftarrow G'$ step 2 5. for $F \leftarrow F'$ to F_{max} min 6. for $H \leftarrow H'$ step 10 t o H_{max} min

```
7.
    for J \leftarrow J
                                  4
                      J_{max}
                             step
               min
8.
                                  2.0
    for L \leftarrow L'
                    t o
                       L_{max}
                              step
               min
    for N \leftarrow N'
9.
                                  1 0
              min
                    t o
                      N_{max}
                             step
    for O←O′
10.
                                  2.0
                    t o
                      O_{max}
                              step
               min
11.
    for P \leftarrow P
                              step 100
                      P_{max}
                    t o
               min
12.
    begin
    R \leftarrow T^{-1}X (T^{t})^{-1} (* ⊀ (8) *)
13.
14.
    if Rの全要素が整数である
15.
      then (*A~Pが整数信号の直交変換の結果として妥当*)
16.
        U←R+Y(*式(9)*)
17.
        if Uの全要素が8bit整数の範囲【0~255】におさまっている
          then (*A~Pが残差信号の直交変換の結果として妥当*)
18.
19.
           if Xが原変換係数に一致する
20.
             then index ← cases
21.
           endif
22.
           cases ← cases + 1
23.
        endif
24.
    endif
25.
    e n d
26. cases分の情報量を用いてindex を符号化
上記のようにして、16重だったループが8重に削減され、処理がより高速になる。
[0063]
なおindexを記述するのに必要な情報量は
```

logy cases [bit]

(22)

である。これは復号側が付加情報なしに持つことができ、かつindex の復号に必要な情報である。

[0064]

[第7の発明]:対応する復号

ここでは、上記第3の発明に係る符号化に対応する復号に係る発明について説明する。 復号側でも符号化と同様のループを回すことにより、ループ最内部の妥当性判断の結果が index+1回目に真となったときの、 $A\sim K$ および $G\sim P$ の値が、原残差信号に対応する 直交変換係数となることを知る。

$[0\ 0\ 6\ 5]$

index の符号化時にこれがどれだけの情報量を持つかに応じて符号化した場合, index の復号においては, まずこれがどれだけの情報量をもつかを知らなければならない。そこで予めcases を得る必要がある。そのためにはやはり符号化と同様のループを実行することが必要である。

[0066]

例えば、メモリは余分に必要であるが、多重ループの二度実行を避けるためにアルゴリズム 4 のようにすることで多重ループを一度実行することにより cases ,index ,原信号をこの順で取得できる。ここでU b u f [] は,4 X 4 行列を要素とする配列であり,動的に確保あるいはあらかじめ十分な量を確保しておくこととする。

$[0\ 0\ 6\ 7]$

(アルゴリズム4)

- 1. A, C, B, D, I, E, M, Kをこの順で復号する
- 2. cases \leftarrow 0
- 3. for $G \leftarrow G'_{min}$ to G_{max} step 2
- 4. for $F \leftarrow F'_{min}$ to F_{max} step 2
- 5. for $H \leftarrow H'_{min}$ to H_{max} step 10
- 6. for $J \leftarrow J'_{min}$ to J_{max} step 4

```
7.
    for L \leftarrow L
                                    2.0
                              step
                     to L<sub>max</sub>
               min
                                    1 0
8.
    for N \leftarrow N
                        N_{max}
                             step
                     t o
               min
    f \circ r \rightarrow O \leftarrow O'
                               step 20
9.
               min
                     t o
                       O_{max}
                                    1 0 0
10.
    for P \leftarrow P'
                     t o
                       P max
                               step
               min
11.
    begin
    12.
13.
     if Rの全要素が整数である
14.
       then (*A~Pが整数信号の直交変換の結果として妥当*)
15.
        U \leftarrow R + Y (* 式 (9) *)
16.
        if Uの全要素が8bit整数の範囲 [0~255] におさまっている
17.
          then (*A~Pが残差信号の直交変換の結果として妥当*)
18.
            Ubuf [cases ] ← U
            cases \leftarrow cases +1
19.
20.
        endif
21.
    endif
22.
    e n d
23. cases分の情報量を用いてindex を復号
24. U←Ubuf [index] (*原信号值*)
```

24. U←U b u I Lindex 」 (*原信 [第6の発明] :高速な符号量推定

H. 264方式では、フレーム内予測においては複数のモードや種類、フレーム間予測においては複数のブロックサイズなど、さまざまな予測モードを選択することができる。 予測残差信号Rも予測モードにより変化するため、符号量対歪みの意味で最適な予測モードを選択する場合、モード毎の符号量を適切に見積もる必要が生じる。

[0068]

可逆符号化の場合,歪みは常に零であるので,符号量(H.264準拠の符号量と,付加情報の符号量の和)を最小化することだけに注意すればよい。

[0069]

アルゴリズム1,アルゴリズム2,アルゴリズム3に示したような多重ループを実行すれば当然正確な付加情報符号量を見積もることが可能であるが、より高速な符号量推定法があれば、複数のモードを比較するのに都合がよい。

[0070]

第6の発明は、多重ループを実行することなく、付加情報の符号量を見積もることを目的としている。

$[0\ 0\ 7\ 1]$

まず第1の発明,第2の発明のように特定の変換係数を事前に伝送しない場合を説明する。事前に量子化前の係数がとり得る上下限値(式(13),式(14))を求めておく。これを元に第6の発明の「変換係数の存在空間」の体積Vを次のように求める:

[0072]

【数5】

量10は、

$$V = \prod_{x \in A,..,P} (x_{\text{max}} - x_{\text{min}} + 1)$$
 (23)

このVが存在空間中の格子点の数を近似していると考えられる。この中のすべてが原残差信号に対応しているわけではなく、空間は式(6)に示したように拡大されているため、Vをこの倍率で除したV Ω

 $V_{\,\emptyset}=V\,{ extstyle /}\,4\,0^{\,4+4}$ (24) が格子点の総数を近似していると考えられる。したがって,1画素あたりの付加情報符号

となる。

[0073]

また第3の発明のように特定の変換係数を事前に伝送する場合、それらの情報量 $\mathbf{1}_{\parallel}$ は式(21)と同様にして、

 $[0\ 0\ 7\ 4]$

【数 6】

$$l_1 = \sum_{x \in A, \dots, K} ((x_{\text{max}} - x'_{\text{min}})/n_x + 1)$$
 (26)

ここでxは

A B C D

E · · ·

I • K •

M · · ·

の係数である。

[0075]

なお n_x はすでに述べた区間を狭める量であり、A , ... , Mそれぞれについて

1 2 2 10

2 . . .

2 • 4 •

10 . .

である。 $A'_{min}=A_{min}$, $C'_{min}\sim M'_{min}$ は,式(18)などのようにして求める

[0076]

また,残る8次元の「変換係数の存在空間」の体積 V」は次のようになる:

[0077]

【数7】

$$V_1 = \prod_{x \in F, \dots, P} (x_{\text{max}} - x_{\text{min}} + 1)$$
 (27)

ここでも、先のケース同様、原残差信号に対応する格子点はまばらに存在している。この空間の拡大率は、式(6)を n_x ($x \in A$,...,M)をすべて掛け合わせたもので除した

[0078]

【数8】

$$n_0 = 40^{4+4} / \prod_{x \in A, \dots, M} n_x = 40^8 / (1 * 2 * 2 * 10 * 2 * 2 * 4 * 10)$$

$$= 1,024,000,000$$
(28)

となっているはずである。そこで「格子点の総数」の情報量1」は一画素あたり

$$1_{2} = 1 \circ g_{2} (V_{1} / n_{0}) / 1_{6}$$

= $1 \circ g_{2} V_{1} / 1_{6} - 1.87$ [b i t] (29)

となる。

結局,一画素あたり付加情報量は両者の和

$$1_{1} + 1_{2}$$
 [b i t] (30)

となる。

[0080]

式(25),式(30)のように見積もられた値を利用して、多重ループを用いる符号化を実行することなしに、符号量の推定を行うことができる。これを用いて符号量最小となるモードを選択し、選択されたモードについてだけ実際の符号化を行うことで、準最適な可逆符号化を実現することができる。

[0081]

[第4の発明]:妥当性判断の高速化

[0082]

【数 9 】

$$T^{-1} = \begin{bmatrix} 0.25 & 0.2 & 0.25 & 0.1 \\ 0.25 & 0.1 & -0.25 & -0.2 \\ 0.25 & -0.1 & -0.25 & 0.2 \\ 0.25 & -0.2 & 0.25 & -0.1 \end{bmatrix}$$
 (31)

であるので、式(8)をそのまま計算する場合、浮動小数点演算が必要になる。しかしながら、これを20倍すると、

[0083]

【数10】

$$T_0 = 20T^{-1} = \begin{bmatrix} 5 & 4 & 5 & 2 \\ 5 & 2 & -5 & -4 \\ 5 & -2 & -5 & 4 \\ 5 & -4 & 5 & -2 \end{bmatrix}$$
 (32)

となるので、 T^{-1} の代わりに T_0 を用いることで、以下のように正しいRの400 (= 20*20) 倍の値(R_{400} とする)を整数演算のみで得ることができる。

[0084]

$$R_{400} = 4 \ 0 \ 0 \ R = T_0 \ X T_0 \ t$$

$$C = C$$

[0085]

【数11】

$$\begin{bmatrix} s \\ t \\ u \\ v \end{bmatrix} = T_0 \begin{bmatrix} a \\ b \\ c \\ d \end{bmatrix}$$
 (34)

としたとき、式(33)は式(34)を8回縦横に施すことに分解できるが、この計算は 具体的にアルゴリズム5のように高速に求められる。

[0086]

```
1. x_0 \leftarrow 5 (a + c)
2. x_{\perp} \leftarrow 5 \quad (a - c)
3. x_2 \leftarrow 4 b + 2 c
4. x_3 \leftarrow 2 b - 4 c
5. s \leftarrow x_0 + x_2
6. t \leftarrow x_{+} + x_{3}
7 \cdot \mathbf{u} \leftarrow \mathbf{x}_{\perp} - \mathbf{x}_{3}
8. \mathbf{v} \leftarrow \mathbf{x}_0 - \mathbf{x}_2
ここで, 5 x は ( x < < 2 ) + x のようにシフト 1 回, 加算 1 回で求められるし, 4 b +
2 c なども( b < < 2 ) + ( c < < 1 ) としてシフト 2 回, 加算 1 回で求められるため,
式(33)の計算に乗算は一切不要である。
  [0087]
  ここで、前述した「妥当性判断」の一つである、「Rの全要素が整数であること」は、
「R<sub>400</sub>の全要素が400の倍数であること」と等価である。これを実行する場合、40
0で除した余りが0であることを確認するために,除算が必要となる。しかしながら,既
にループを回す時点で25の倍数である冗長性は除去されているので、16の倍数である
ことを確認すればよい。これは「R400の全要素の下位4bitがすべて0であること」
と等価である。これは「各要素と15 (二進数で1111)とのビットAND演算の結果
が0であること」と等価であり、除算を用いずに判断ができる。
  [0088]
  ここで、もう一つの「妥当性判断」である、「Uの全要素が8bit整数の範囲 [0~
255]におさまっていること」も修正が必要になる。式(9)の両辺に400を乗ずる
کے
                                                               (35)
   U_{400} = 4 \ 0 \ 0 \ U = R_{400} + Y_{400}
となる。ここでY400 は予測信号Yを400倍したものであり、これを予め用意しておき
(256要素のルックアップテーブルを用いれば400倍の乗算は不要である),R<sub>400</sub>
との和を求めれば、原信号の400倍が得られる。ここで255*400=102、00
0 なので「U_{400} の全要素が [0 \sim 1 \ 0 \ 2 \ 0 \ 0] におさまっていること」を確認すれば
よい。
  [0089]
  この手順をまとめるとアルゴリズム6のようになる。
  [0090]
  (アルゴリズム6)
  1. index \leftarrow O
  2.
      cases← O
                     to Amax (*ここだけは1間隔*)
      for A \leftarrow A_{\min}
  3.
  4.
      for C \leftarrow C
                                       2
                       to C<sub>max</sub>
                                 step
                 min
  5.
          B ← B ′
                                       2
      f o r
                          B_{max}
                                 step
                       t o
                 m i n
  6.
          D \leftarrow D
                                      1 0
      f o r
                       t o
                         D_{max}
                                 step
                 min
  7.
      f o r
          I ← I ´
                                       2
                                 step
                       t o
                          I_{max}
                 min
  8.
      f o r
          E \leftarrow E'
                                       2
                         E max
                                 step
                       t o
                 min
  9.
          M \leftarrow M'
                                      1 0
      f o r
                       t o
                          M_{max}
                                 step
                 min
 10.
          K ← K ′
      for
                                       4
                       t o
                         K_{max}
                                 step
                 min
 11.
          G ← G ′
                                       2
      f o r
                       t o
                                 step
                          G_{max}
                 min
 12.
      f o r
          F \leftarrow F'
                                       2
                       t o
                          F_{max}
                                 step
                 min
 13.
      f o r
          H \leftarrow H'
                                       1 0
                       t o
                          H_{max}
                                 step
                 min
 14.
          J ← J ´
                                       4
      f o r
                       t o
                          Jmax
                                 step
                 min
```

2 0

1 0

step

step

(アルゴリズム5)

 $L \leftarrow L$

 $N \leftarrow N'$

t o

t o

min

min

 L_{max}

 N_{max}

15.

16.

f o r

f o r

```
for O \leftarrow O'_{min} to O_{max} step 20
17.
    for P \leftarrow P'_{min} to P_{max} step 100
18.
19.
     begin
     R_{400} ← T_{0} XT_{0} <sup>t</sup> (*式(33)*)
20.
21.
     if R<sub>400</sub> の全要素の下位4bitが0である
22.
       then (*A~Pが整数信号の直交変換の結果として妥当*)
23.
         U_{400} \leftarrow R_{400} + Y_{400} (*式(35)*)
         if U_{400} の全要素が [0 \sim 1 \ 0 \ 2 \ 0 \ 0] におさまっている
24.
25.
          then (*A~Pが残差信号の直交変換の結果として妥当*)
26.
            if Xが原変換係数に一致する
27.
              then index ← cases
28.
            endif
29.
            cases ← cases + 1
30.
        endif
31.
    endif
32.
    e n d
33. cases分の情報量を用いてindex を符号化
[第5の発明]: 凸性を利用した処理高速化
残差信号
[0091]
  【数 1 2】
```

$$R = \left[\begin{array}{cccc} a & b & c & d \\ e & f & g & h \\ i & j & k & l \\ m & n & o & p \end{array} \right]$$

の存在空間を考える。左上の要素 a は、この位置の予測画素信号をY_a とすると、

 $0 \le a + Y_{a} \le 255$ $-Y_{a} \le a \le 255 - Y_{a}$ (36)
(37)

という存在範囲を満たしている。 b \sim p も同様に上限・下限が定まっている。 1 6 次元空間で考えると,R の存在範囲Ωは凸多面体(超直方体)の形状をしていることになる。

[0092]

Rの存在範囲を式(3)により変換した先の、やはり16次元の空間でも、回転・拡大を経ているが凸多面体であることには変わりがない。変換係数Xはこの変換先の空間内に存在しているが、各要素の上下限は式(13)、式(14)のように求まっているため、Xの存在範囲 Ψ もやはり凸多面体(超直方体)となっている。したがって、 Ω と Ψ の交わり $\Omega \cap \Psi$ も、やはり凸多面体になる。これらの関係を簡単のため2次元で図示すると図1のようになる。

[0093]

図1の Ψ 領域を拡大したものが図2である。格子点を列挙するステップにおいて多重ループを回す際,この図に示すように, $A=A_{\parallel}$ でBを変化させていった場合,妥当性判断の第二番(Uの全要素が8bit整数の範囲 $\llbracket 0 \sim 255 \rrbracket$ におさまっている)は5個目の格子点(灰色)において「真」→「偽」となる。存在範囲 $\Omega \cap \Psi$ が凸であるため,6個目以降は偽であることが確定するので,Bのループを中止し,次の, $A=A_{\parallel}$ としてBのループを再開する。ここでは6個目の格子点(灰色)において「真」→「偽」となるため ループを中止する。このようにして,図の破線で囲った部分についての判断を中止することができる。

```
[0094]
  これらをまとめるとアルゴリズム7のようになる。全係数について妥当性判断中止を行
う手順を示すと字下げが深くなりすぎるため、ここでは簡単のため多重ループ最内部の3
変数(N,O,P)について妥当性判断を中止する手順を示しているが,一般性を示すに
は十分である。
  [0095]
  (アルゴリズム7)
      index← O
  2.
      cases← O
  3.
      for A \leftarrow A_{\min}
                        to Amax
      for B←B<sub>min</sub>
  4.
                        to B<sub>max</sub>
      for C ← C min
  5.
                        to Cmax
      for D \leftarrow D_{min}
  6.
                        to D<sub>max</sub>
      for E \leftarrow E_{min}
  7.
                        to Emax
      for F \leftarrow F_{min}
                        to F_{max}
  8.
      f \circ r \quad G \leftarrow G_{min}
  9.
                        to Gmax
      for H \leftarrow H_{\min}
  10.
                        to H<sub>max</sub>
      for I \leftarrow I_{\min}
  11.
                        to I max
       for J \leftarrow J_{min}
  12.
                        to J<sub>max</sub>
       for K←K<sub>min</sub>
  13.
                        to K<sub>max</sub>
                        to L<sub>max</sub>
  14.
       for L \leftarrow L_{min}
  15.
       f o r
            M \leftarrow M_{min}
                        to M_{max}
  16.
       begin
  17.
        CheckN ← 偽
         for N \leftarrow N_{min} to N_{max}
  18.
  19.
           begin
  20.
           CheckO←偽
           for O \leftarrow O_{min} to O_{max}
  21.
  22.
            begin
  23.
             CheckP ← 偽
             for P \leftarrow P_{min} to P_{max}
  24.
  25.
               begin
                R \leftarrow T^{-1}X (T^{\dagger})^{-1} (* \vec{\pi} (8) *)
  26.
                if Rの全要素が整数である
  27.
  28.
                         (*A~Pが整数信号の直交変換の結果として妥当*)
  29.
                    U \leftarrow R + Y (* 式 (9) *)
  30.
                    if Uの全要素が8bi t整数の範囲【0~255】におさまって
いる
  31.
                      then (*A~Pが残差信号の直交変換の結果として妥当*)
  32.
                        if Xが原変換係数に一致する
  33.
                          then index ← cases
  34.
                        endif
  35.
                        Check N←真
                        Check O←真
  36.
  37.
                        Check P←真
  38.
                        cases ← cases + 1
                      else if CheckP = 真
  39.
                        then goto 21 (*真→偽に変わった*)
  40.
  41.
                    endif
```

42.

endif

```
43.
          e n d
          44.
45.
            then goto 18 (*真→偽に変わった*)
46.
          endif
47.
       e n d
           Check P = 偽 and Check O = 偽 and Check N = 真
48.
       i f
49.
            then goto 15 (*真→偽に変わった*)
50.
       endif
51.
       e n d
52.
    e n d
53. cases分の情報量を用いてindex を符号化
```

[符号化装置の構成例]

上述した本発明を実現する装置構成について以下に説明する。図3は、本発明の段階的可逆ビデオ符号化装置の構成例を示す図である。段階的可逆ビデオ符号化装置1は、H. 264標準符号化方式に基づき各ブロック毎に原画像信号と、フレーム内符号化における空間予測またはフレーム間符号化における時間予測による予測画像信号との残差信号R or ig を算出する部分(図3では図示省略)の他に、cases、index を初期化する初期化部11、残差信号R or ig を直交変換する直交変換部12,直交変換部12の出力を量子化する量子化部13,上下限値情報 A_{min} , A_{max} , . . . , P_{min} , P_{max} を求める存在空間決定部14,逐次符号化伝送する係数を符号化処理する係数逐次符号化部15,係数を一括して代表する数index を求めて符号化する係数一括符号化部16,画像内のすべてのブロックを符号化したかを判定する終了判定部17を備える。

[0096]

係数一括符号化部16は,各係数の上下限内ですべての係数の組合せを列挙する多重ループ開始部161,既に符号化伝送した係数および現在ループ中の係数により定まる4×4行列Xを逆直交変換する逆直交変換部162,行列和U=R+Yを求める予測信号加算部163,indexとcasesを更新処理する内部変数更新部164,各係数の上下限内ですべての係数の組合せが調べられたかを判定する多重ループ終了判定部165,indexを符号化する通し番号符号化部166から構成される。

[0097]

図3に示す段階的可逆ビデオ符号化装置1は,以下のように動作する。まず初期化部11において「格子点の総数」cases ,残差信号の直交変換係数に一致する格子点の「通し番号」index をそれぞれ0に初期化する。

[0098]

次いで直交変換部 1 2 において,残差信号 R or igに直交変換を施しX or igを得る。これを量子化部 1 3 において,量子化パラメータ情報を用いて量子化する。この量子化情報から,存在空間決定部 1 4 において,上下限値情報 A_{min} , A_{max} , . . . , P_{min} , P_{max} を求める。

[0099]

次に、係数逐次符号化部15で、逐次符号化伝送する係数を符号化処理する。例えば上述した第1の発明の場合0個、第3の発明の場合A、C、B、D、I、E、M、Kの8個である。

$[0\ 1\ 0\ 0\]$

次いで、係数一括符号化部16において、残る係数を一括して代表する数 index を求めて符号化する。すなわち、係数一括符号化部16中の多重ループ開始部161は、残る係数(例えば第1の発明の場合A~Pの16個、第3の発明の場合G,F,H,J,L,N,O,Pの8個)についてのそれぞれの上下限でとり得る範囲すべてを列挙する。その際、第2の発明のように、係数間の整数的値関係を利用して、とり得ない係数の組合せをとばして列挙してもよい。

$[0\ 1\ 0\ 1\]$

逆直交変換部162では、既に符号化伝送した係数および現在ループ中の係数A~Pにより定まる4×4行列Xを逆直交変換し、Rとする。ここでもしRに整数でない値が存在すれば、多重ループ終了判定部165に進む。

$[0\ 1\ 0\ 2\]$

次に予測信号加算部163において、行列和U=R+Yを求める。ここでもしUの要素に $[0\sim255]$ の範囲に収まっていない値が存在すれば、多重ループ終了判定部165に進む。

$[0\ 1\ 0\ 3\]$

次に内部変数更新部 1 6 4 において、XとXorigが一致する場合、index にcases を代入する処理を行う。また、cases に 1 を加算する。

[0104]

多重ループ終了判定部165では、上下限内ですべての係数の組合せが調べられたかを判定し、まだであれば多重ループ開始部161の処理へ戻る。済みであれば、通し番号符号化部166で、cases 分の情報量を用いてindex を符号化する。

[0105]

次いで、終了判定部17において、画像内のすべてのブロックを符号化したかを判定し、済んでいなければ次のブロックに移って初期化部11による処理を再開する。済みであれば、符号化を終了する。

[0106]

(index の符号化に汎用可変長符号化を用いる場合)

本発明においては、例えば、汎用可変長符号(参考文献:Y. Itoh, N-M Cheung: "Universal variable length code for DCT coding", IEEE Proc. Int. Conf. Image Processing, Vol. 1, pp. 940-943, 2000) 等を用いることにより、cases を使わずにindex を符号化してもよい。この場合、内部変数更新部 1 6 4 においてXとXorigが一致すれば、その時のcases の値を汎用可変長符号化し、すぐさま係数一括符号化部 1 6 による処理を終了する。

[0107]

[復号装置の構成例]

図 4 は,本発明の段階的可逆ビデオ復号装置の構成例を示す図である。段階的可逆ビデオ復号装置 2 は,量子化バラメータ・量子化係数を復号するとともに予測信号 Y の生成を行う初期化復号部 2 1,上下限値情報 A_{min} , A_{max} , . . . , P_{min} , P_{max} を求める存在空間決定部 2 2 ,逐次符号化伝送された係数を復号する係数逐次復号部 2 3 ,係数を一括して代表する数 index を復号する係数一括復号部 2 4 , U の値を記憶する配列記憶である U b u f [] 2 5 ,および画像内のすべてのブロックを復号したかを判定する終了判定部 2 6 から構成される。

[0108]

係数一括復号部24は、各係数の上下限内ですべての係数の組合せを列挙する多重ループ開始部241、既に復号された係数および現在ループ中の係数により定まる4×4行列Xを逆直交変換する逆直交変換部242、行列和U=R+Yを求める予測信号加算部243、Ubuf [] 25のcases 番地にUを格納するとともにcases を更新する内部変数更新部244、各係数の上下限内ですべての係数の組合せが調べられたかを判定する多重ループ終了判定部245、index を復号する通し番号復号部246、Ubuf [] 25のindex 番目の値を原画像信号として出力する原信号出力部247から構成される。

$[0\ 1\ 0\ 9\]$

図4に示す段階的可逆ビデオ復号装置2は、以下のように動作する。まず初期化復号部21において、格子点の総数 cases を0に初期化し、量子化パラメータ・量子化係数の復号、予測信号Yの生成を行う。

[0110]

量子化パラメータと量子化係数とに基づき、存在空間決定部 2 2 において、上下限値情報 A_{min} , A_{max} , . . . , P_{min} , P_{max} を求める。

$[0\ 1\ 1\ 1\]$

次に、係数逐次復号部23で、逐次符号化伝送された係数を復号する。例えば上記第1の発明の場合0個、第3の発明の場合A、C、B、D、I、E、M、Kの8個をこの順に復号する。

$[0\ 1\ 1\ 2\]$

[0113]

その際,第2の発明のように,係数間の整数的値関係を利用して,とり得ない係数の組合せをとばして列挙してもよい。ただし,とり得ない係数の組合せをとばして列挙する手順は,対応する符号化装置と全く同一の手順とする。

$[0\ 1\ 1\ 4\]$

逆直交変換部242では、既に復号された係数および現在ループ中の係数A~Pにより定まる4×4行列Xを逆直交変換し、Rとする。ここでもしRに整数でない値が存在すれば、多重ループ終了判定部245の処理に進む。

$[0\ 1\ 1\ 5]$

次に、予測信号加算部243において、行列和U=R+Yを求める。ここでもしUの要素に【0~255】の範囲に収まっていない値が存在すれば、多重ループ終了判定部245の処理に進む。

$[0\ 1\ 1\ 6\]$

次に、内部変数更新部 2 4 4 において、予め確保しておいたUbuf [] 25のcases 番地にUを格納し、cases に1を加算する。

$[0\ 1\ 1\ 7]$

多重ループ終了判定部245では、上下限内ですべての係数の組合せが調べられたかを判定し、まだであれば多重ループ開始部241による処理へ戻る。済みであれば、通し番号復号部246で、cases 分の情報量を用いてindex を復号する。

[0118]

次いで原信号出力部247で、Ubuf [] 25のindex 番目の値を取り出し、原画像信号として出力する。

$[0\ 1\ 1\ 9\]$

次いで、終了判定部26において、画像内のすべてのブロックを復号したかを判定し、 済んでいなければ次のブロックに移って初期化復号部21による処理を再開する。済みで あれば、復号を終了する。

[0120]

[index の符号化に汎用可変長符号化を用いる場合の復号装置の構成例]

本発明において,index の符号化に汎用可変長符号を用いる場合,復号側は図5に示すような機能ブロック構成になる。図5に示す段階的可逆ビデオ復号装置3は,汎用可変長復号部27においてindex を復号し,多重ループ終了判定部285では多重ループを回った回数index 回目であるかを判定し,そうであればすぐさま終了と判定し,そのときのUの値を原信号として出力する。したがって,図4に示すUbuf [] 25のような配列記憶は不要となる。他の部分の動作は,図4で説明した例と同様である。

【実施例1】

[0121]

第3の発明に対応する実施例1について説明する。この実施例1において核となる処理の概略は以下となる。

[0122]

入力:量子化パラメータ、予測信号Y、原残差信号Rorig

処理:原信号に対応する直交変換係数について,一部は圧縮情報化し,残りは,原信号

となり得る組合せをもれなくすべて列挙した中の通し番号として表現する。

[0123]

出力:係数の一部(A, C, B, D, I, E, M, K)をそれぞれ表現する圧縮情報($Z_A \sim Z_K$)、残りの係数(G, F, H, J, L, N, O, P)をまとめて 1 数値で代表する符号(index)

[0124]

次いでステップS103において R_{0rig} に直交変換を施し原変換係数 X_{0rig} を得ると同時に, X_{0rig} に量子化を施した量子化係数も求める。ステップS104では,これまでに得られた量子化バラメータ,量子化係数の情報から, X_{0rig} を逆に推定した行列である, X_{0rig} を要素($A\sim P$)の上下限を求める。これを元に,ステップS105において,A,C,B,D,I, E,M,Kをこの順で圧縮符号化する。

[0125]

続いて、G、F 、H 、J 、L 、N 、O 、P の 8 重ループ(ステップ S 1 0 6 ~ステップ S 1 1 4)に入る。ステップ S 1 0 7 にて、現在の A ~P の値からなる 4 X 4 行列 X を式 (8) により逆変換しR を得る。

[0126]

ステップS 1 0 8 にて、R の要素がすべて整数であるかを確認し、偽であればステップS 1 1 4 へ、真であればステップS 1 0 9 に進み、U = R + Y を計算する。

[0127]

次いでステップS110にて、Uの全要素が【0~255】の範囲内であるかどうかを確認する。これが偽であればステップS114へ、真であればステップS111に進み、 Xが原変換係数Xorigに等しいかを確認する。これが真であればステップS112にて、 変数index に現在のcases の値を保存する。次いでステップS113にてcases の値を1 加算しステップS114へ進む。

[0128]

ステップS114では8重ループがすべて完了したかを確認し、偽である間はループ先頭のステップS106へ戻る。真であれば、ステップS115において、既に求められた cases (格子点の総数)分の情報量(式(22))を用いてindex を符号化し、終了する

[0129]

ここでは、予め一部の係数(A、C、B、D、I、E、M、Kの8係数)をまず別途符号化する(ステップS105)処理例を示したが、これを省略し、ステップS106からステップS114までを全16係数の多重ループとすれば、全く同じ枠組で第1の発明または第2の発明に対応する実施例となる。

【実施例2】

[0130]

第7の発明に対応する実施例2について説明する。この実施例2において核となる処理の概略は以下となる。

$[0\ 1\ 3\ 1\]$

入力:量子化パラメータ、予測信号Y、量子化係数

処理:原信号に対応する直交変換係数について、一部(A 、C 、B 、D 、I 、E 、M 、K)は圧縮情報から、残り(G 、F 、H 、J 、L 、N 、O 、P)は、原信号となりうる組合せをもれなくすべて列挙した中の通し番号番目として復号する

出力:原画像信号

実施例2について、図7に示す処理フローを参照して説明する。まずステップS201にてcases を0に初期化する。次いでステップS202において量子化バラメータ・量子化係数の復号、予測信号Yの生成を行う。これらはH.264基本情報ビットストリーム

から得られる情報である。

[0132]

ステップS 2 0 3 では、これまでに得られた情報から、行列Xの各係数($A \sim P$)の上下限を求める。これを元に、ステップS 2 0 4 において、A 、C 、B 、D 、I 、E 、M 、K をこの順で復号する。

[0133]

次いでG, F, H, J, L, N, O, Pの8重ループ(ステップS205~ステップS212)に入る。ステップS206にて、現在のA~Pの値からなる4 X4行列Xを第8式により逆変換しRを得る。

[0134]

ステップS207にて、Rの要素がすべて整数であるかを確認し、偽であればステップS212へ、真であればステップS208に進み、U=R+Yを計算する。

[0135]

次いでステップS 2 0 9 にて、Uの全要素が $[0 \sim 255]$ の範囲内であるかどうかを確認する。これが真であれば、ステップS 2 1 0 にて、配列U b u f [] の cases番地に現在のUの値を保存し、ステップS 2 1 1 へ進み casesを 1 加算し、ステップS 2 1 2 へ進む。偽であればステップS 2 1 2 へ進む。

[0136]

ステップS212では8重ループがすべて完了したかを確認し、偽である間はループ先頭のステップS205へ戻る。真であれば、ステップS213において、既に求められた cases (格子点の総数)分の情報量(式(22))を用いてindex を復号し、ステップS214にてUbuf [index] (原信号に相当)を出力し、終了する。

[0137]

以上の実施例では、cases を用いてindex を符号化する例を説明したが、index の符号化に汎用可変長符号化(UVLC:Universal Variable Length Code)やストップ符号を用いるようにしてもよい。index の符号化に汎用可変長符号化やストップ符号を用いた場合,復号側では casesがわからなくても復号することができる。この場合,index 用の符号量は2割弱増えると予想されるが、 casesの値を算出する必要がないため,多重ループを途中で打ち切ることができ,符号化も復号も時間が約1/2になるというメリットがある。また,復号側の配列記憶Ubuf[]が不要になるというメリットもある。

【図面の簡単な説明】

[0138]

- 【図1】R,Χの存在範囲ΩとΨをそれぞれ図示したものである。
- 【図2】単領域の拡大図である。
- 【図3】段階的可逆ビデオ符号化装置の構成例を示す図である。
- 【図4】段階的可逆ビデオ復号装置の構成例を示す図である。
- 【図5】indexの符号化に汎用可変長符号を用いた場合の段階的可逆ビデオ復号 装置の構成例を示す図である。
- 【図6】実施例1の処理フローを示す図である。
- 【図7】実施例2の処理フローを示す図である。

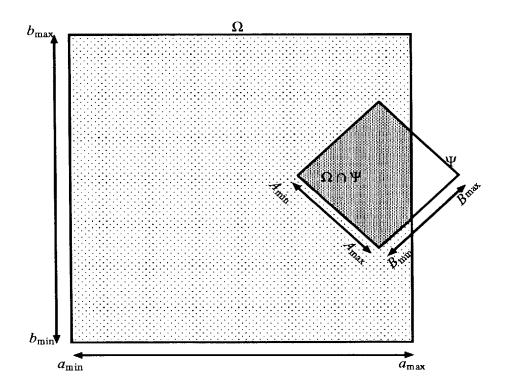
【符号の説明】

$[0\ 1\ 3\ 9\]$

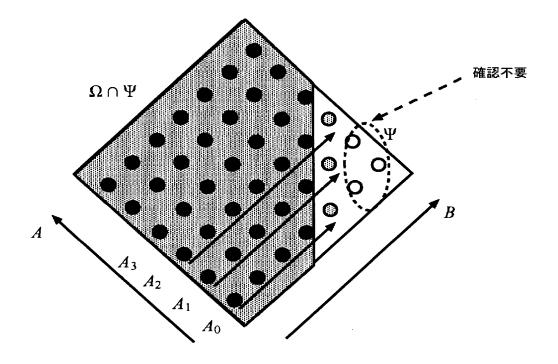
- 1 段階的可逆ビデオ符号化装置
- 2,3 段階的可逆ビデオ復号装置
- 11 初期化部
- 12 直交変換部
- 13 量子化部
- 14 存在空間決定部
- 15 係数逐次符号化部
- 16 係数一括符号化部

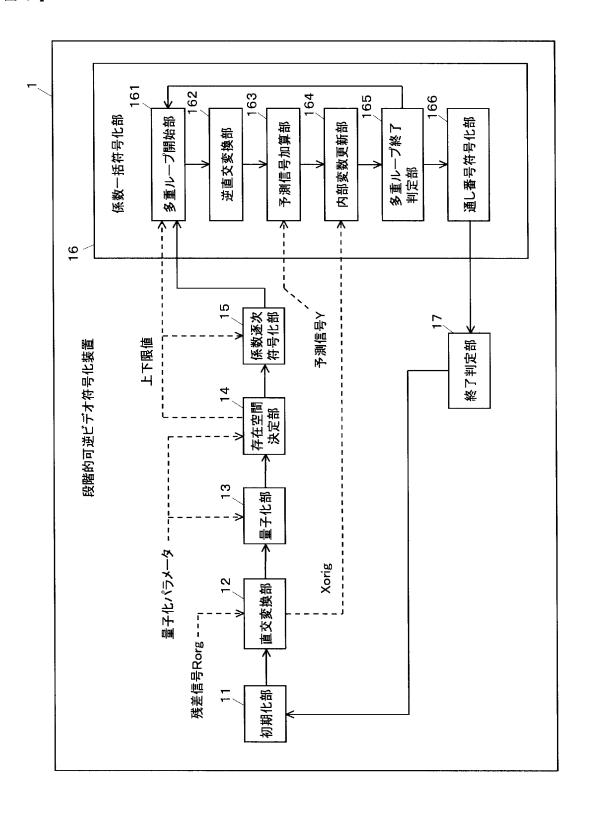
- 17 終了判定部
- 21 初期化復号部
- 22 存在空間決定部
- 23 係数逐次復号部
- 24,28 係数一括復号部
- 25 Ubuf []
- 26 終了判定部
- 27 汎用可変長復号部
- 161,241,281 多重ループ開始部
- 162,242,282 逆直交変換部
- 163,243,283 予測信号加算部
- 164,244,284 内部変数更新部
- 165,245,285 多重ループ終了判定部
- 166 通し番号符号化部
- 246 通し番号復号部
- 247,286 原信号出力部

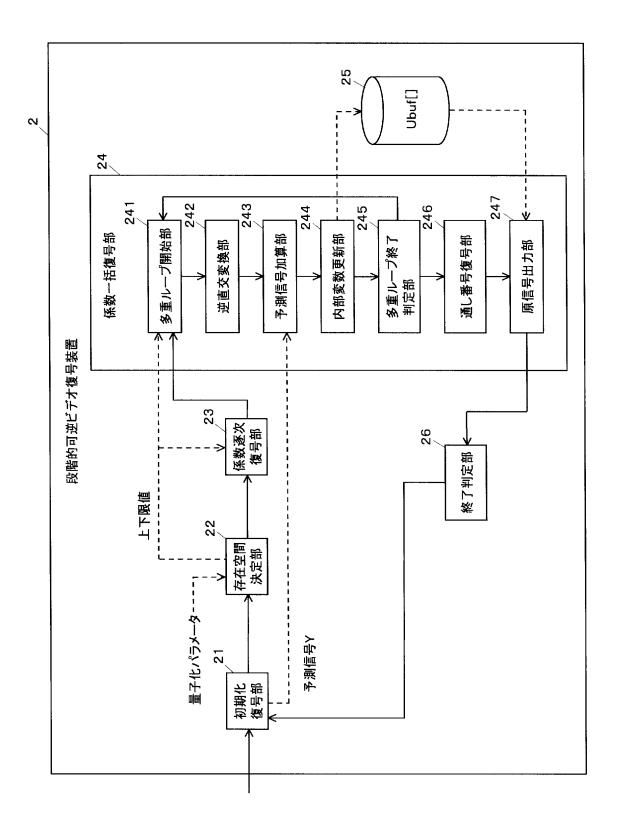
【書類名】図面【図1】

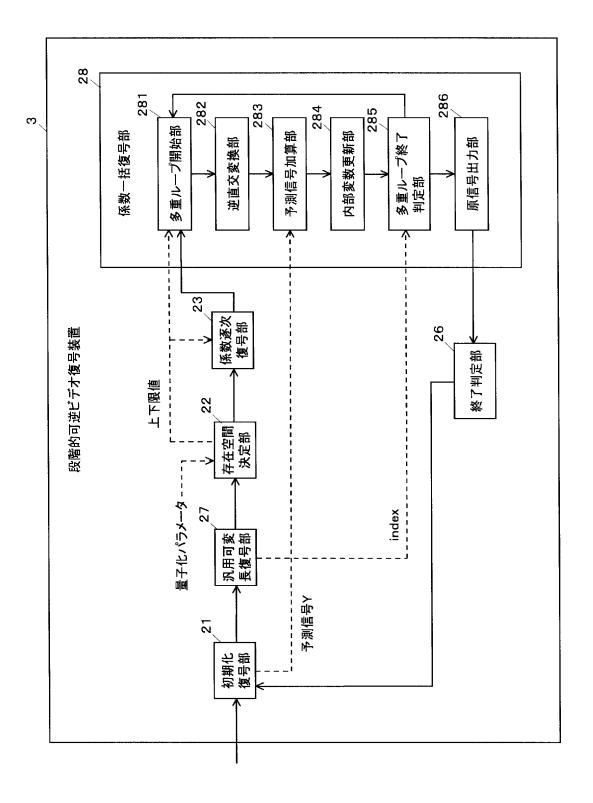


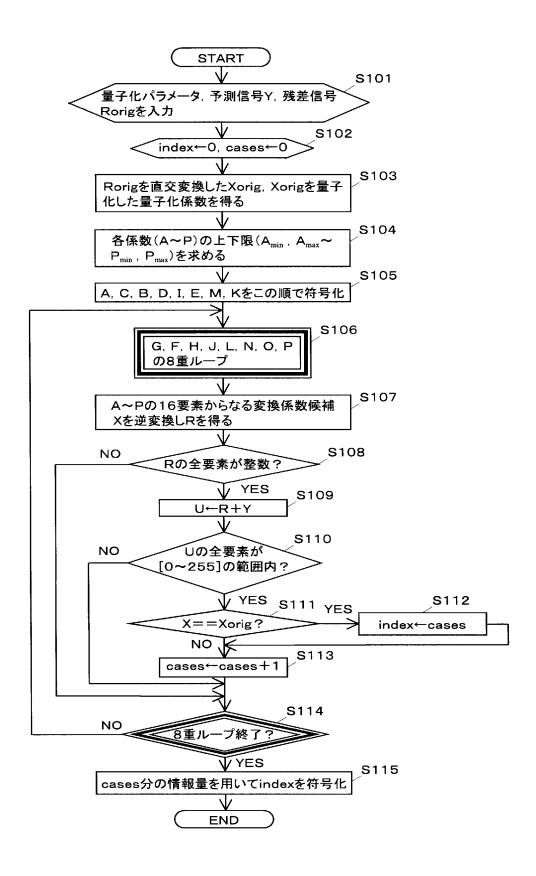
【図2】

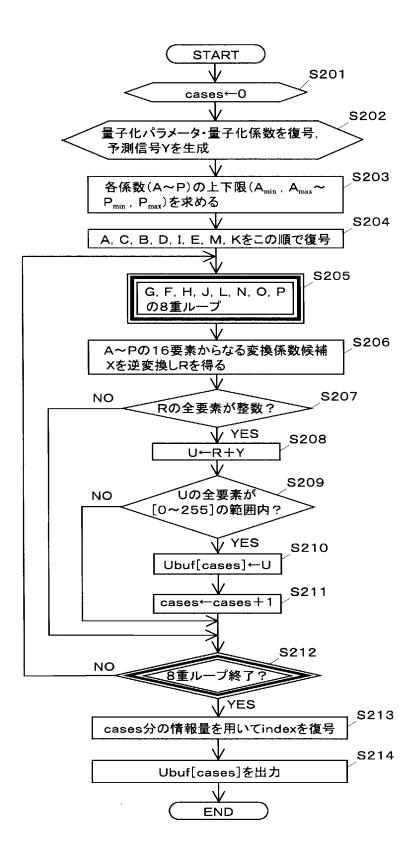












【書類名】要約書

【要約】

【課題】基本部分として伝送される符号はH. 264標準と互換性を保ちながら、高効率の可逆な復号を可能とする。

【解決手段】直交変換部12が残差信号Rorigを直交変換して変換係数Xorigを取得し、それを量子化部13が量子化する。存在空間決定部14は、量子化情報から各係数の上下限値情報(変換係数の存在空間)を求める。係数一括符号化部16において、変換係数の存在空間内の格子点が残差信号の直交変換の結果として妥当であるかどうかを判断し、妥当である格子点を列挙する。列挙順に通し番号(index) を割り当て、残差信号の変換係数Xorigに一致する格子点の通し番号を通し番号符号化部166により符号化する。

【選択図】図3

出願人履歴

0 0 0 0 0 0 4 2 2 6 19990715 住所変更 5 9 1 0 2 9 2 8 6

東京都千代田区大手町二丁目3番1号日本電信電話株式会社